Trần Nhật Duật – 2012254 – CTK44B

Lab 2 – Lý Thuyết

1

1. MOV DI,SL ; không hợp lệ vì DL = 8 bit, SL = 16 bit
2. MOV DI,[DI]; DI <- 0200h
3. ADD AX,[SI]; AX <- 0605h
4. SUB BX,[DI] ; BX <- 0800h
5. LEA BX, BETA[BX] ; BX <- 0100h
6. ADD[SI],[DI]; không hợp lệ
7. ADD BH,[BL] ;BH <- 0100h
8. ADD AH,[SI] ;AH <-0155h
9. MOV AX,[BX +DI + BETA]; AX <-3100h

2. MOV DI,[DI] ; DI <- [DS:2000]; DI <-0200h

3. ADD AX,[SI]; AX <- AX + [DS:1500]; AX <- 0650h

4. LEA BX, BETA[BX]; BX <-0100h

5. Trị của toán hạng đích AH là 1 và địa chỉ 1000h

6. Trị của toán hạng đích AH là 4, và 5 địa chỉ 1000h và 1001h